



INTELLECTUAL PROPERTY INDIA PATENTS | DESIGNS | TRADE MARKS | GEOGRAPHICAL INDICATIONS



सत्यमेव जयते



पेटेंट कार्यालय, भारत सरकार

The Patent Office, Government Of India

पेटेंट प्रमाण पत्र

Patent Certificate

(पेटेंट नियमावली का नियम 74)

(Rule 74 of The Patents Rules)

पेटेंट सं. / Patent No. : 553006

आवेदन सं. / Application No. : 201611005732

फाइल करने की तारीख / Date of Filing : 18/02/2016

पेटेंटी / Inventor : Shiv Nadar University

आविष्कारकों का नाम / Name of Inventor(s) : Sushrant Monga

प्रमाणित किया जाता है कि पेटेंटी को, उपरोक्त आवेदन में यथाप्रकटित METHOD FOR ACHIEVING HIGHER JITTER TOLERANCE IN A CDR CIRCUIT AND THE CDR CIRCUIT THEREOF नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख फरवरी 2016 के अठारहवें दिन से बीस वर्ष की अवधि के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled METHOD FOR ACHIEVING HIGHER JITTER TOLERANCE IN A CDR CIRCUIT AND THE CDR CIRCUIT THEREOF as disclosed in the above mentioned application for the term of 20 years from the 18th day of February 2016 in accordance with the provisions of the Patents Act, 1970.



इकांत ली पंडित
पेटेंट नियंत्रक
Controller of Patents

अनुदान की तारीख : 23/10/2024
Date of Grant :

टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, फरवरी 2018 के अठारहवें दिन को और उसके पश्चात प्रत्येक वर्ष में उसी दिन देय होगी।
Note. - The fees for renewal of this patent, if it is to be maintained, will fall / has fallen due on 18th day of February 2018 and on the same day in every year thereafter.